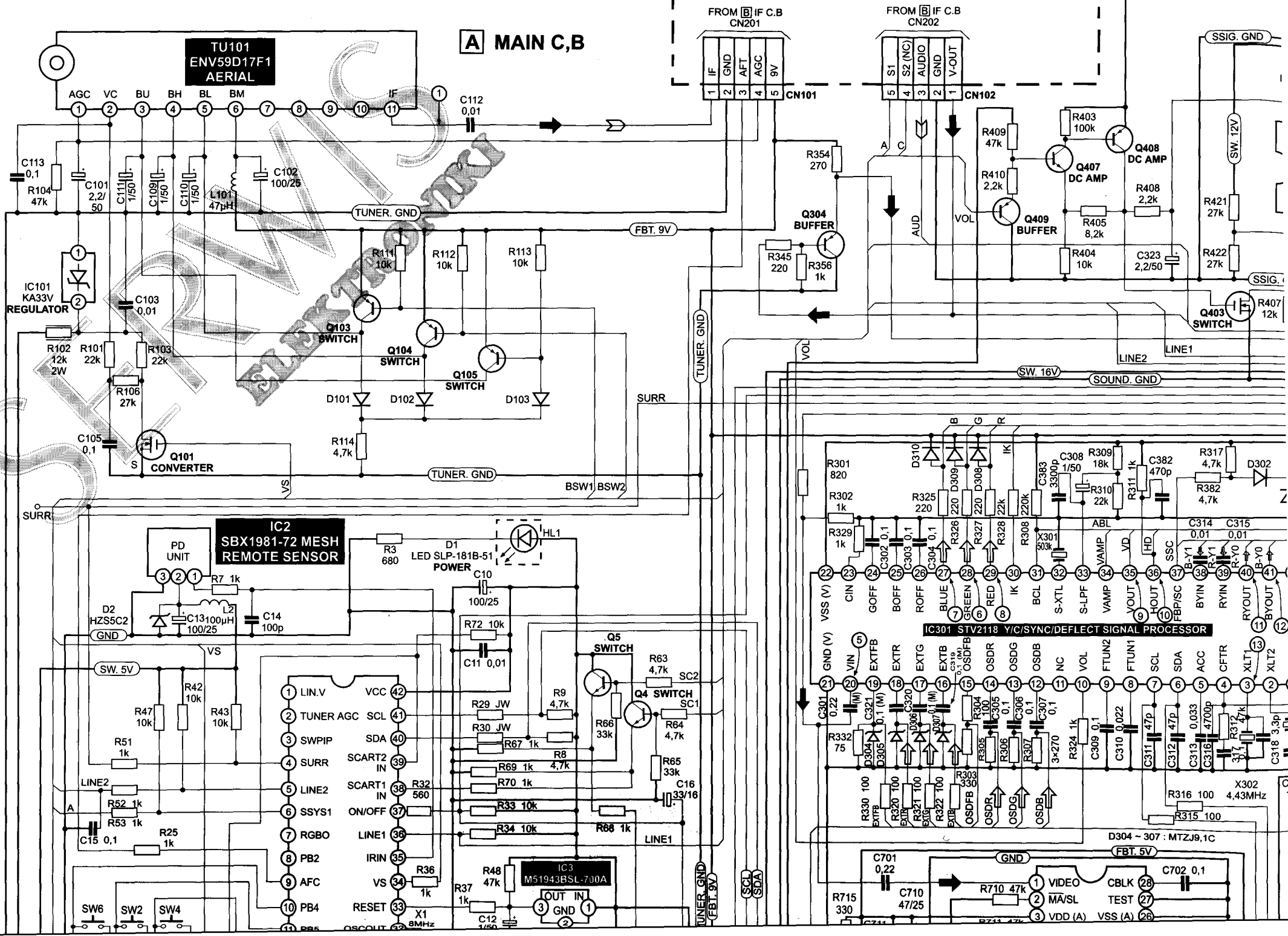
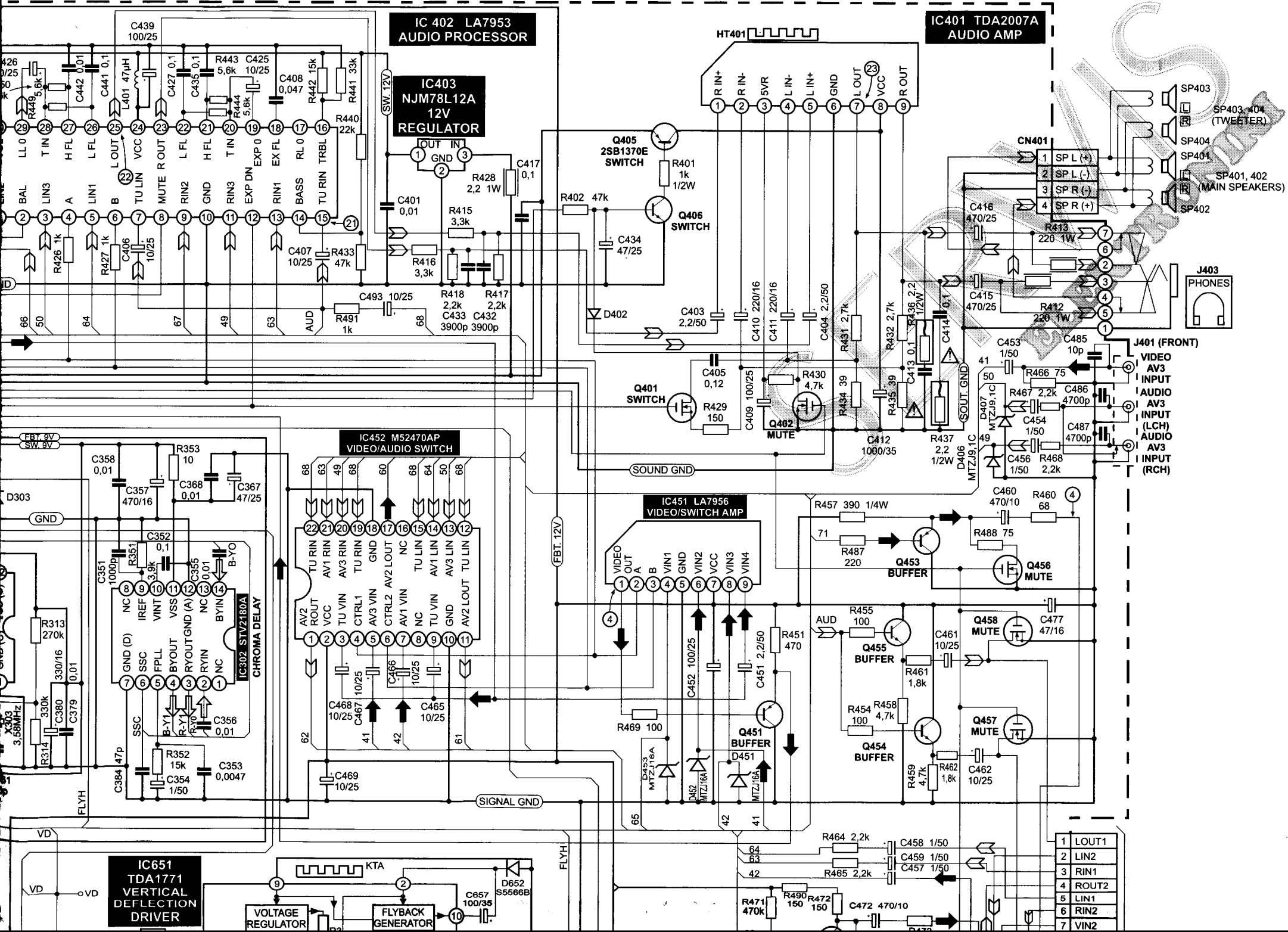


A MAIN C,B







Pin	Standard Mode	Standby Mode
1	0.0	0.0
2	0.0	0.0
3	0.5	0.5
4	5.0	5.0
5	0.0	0.0
6	5.0	5.0
7	0.0	0.0
8	0.4	0.6
9	1.9	0.0
10	0.0	0.0
11	0.1	0.0
12	0.1	0.0
13	0.7	5.0
14	0.0	0.0
15	0.1	0.0
16	5.0	5.0
17	8.9	0.0
18	0.1	0.0
19	0.1	5.0
20	5.0	5.0
21	0.0	0.0
22	0.0	0.0
23	0.0	0.0
24	0.0	0.0
25	0.0	0.0
26	0.9	0.2
27	0.7	0.4
28	5.0	5.0
29	5.0	5.0
30	0.0	0.0
31	2.0	2.3
32	2.5	2.5
33	5.0	5.0
34	3.8	3.8
35	5.0	5.0
36	0.1	0.0
37	3.6	3.6
38	0.0	0.1
39	5.0	5.0
40	3.9	5.0
41	2.9	5.0
42	5.0	5.0

IC201 LA7565N		
Pin	Standard Mode	Standby Mode
1	2.1	0.02
2	2.3	0.3
3	7.5	0.06
4	8.2	0.03
5	9.0	0.02
6	2.4	0.0
7	2.2	0.0
8	1.8	0.0
9	3.1	0.0
10	1.8	0.0
11,12	8.7	0.02
13	5.1	0.0
14	6.1	0.0
15	1.7	0.0
16	1.6	0.0
17	2.6	0.04
18,19	3.6	0.0
20	0.0	0.0
21	1.7	0.0
22	2.6	0.0
23	3.0	0.0
24	3.3	0.0

Pin	Standard Mode	Standby Mode
1	5.0	5.0
2	5.0	5.0
3	0.0	0.0

IC3 M51943BSL-700A		
Pin	Standard Mode	Standby Mode
1	5.0	5.0
2	0.0	0.0
3	5.0	5.0

IC101 KA33V		
Pin	Standard Mode	Standby Mode
1	0.0	0.0
2	32.5	32.5

IC301 STV2118		
Pin	Standard Mode	Standby Mode
1	0.0	0.0
2	8.1	0.2
3	3.5	0.2
4	4.6	0.2
5	4.1	0.2
6	3.9	5.0
7	2.9	5.0
8	4.4	0.1
9	4.7	0.2
10	2.3	0.2
11	0.08	0.3
12	1.6	0.2
13	1.6	0.2
14	1.6	0.3
15	0.0	1.0
16	1.9	0.2
17	1.8	0.2
18	1.8	0.2
19	0.01	0.0
20	3.9	0.0
21	0.0	0.0
22	8.9	0.3
23	0.08	0.0
24	2.5	0.2
25	2.5	0.2
26	2.2	0.2
27	3.6	-0.1
28	3.5	-0.1
29	3.3	-0.1
30	2.4	0.0
31	6.5	0.0
32	2.4	0.2
33	4.5	0.0
34	3.6	0.0
35	4.0	0.0
36	3.9	0.3
37	0.7	0.3
38	2.8	0.2
39	2.8	0.2
40	5.9	0.2
41	5.9	0.2
42	8.9	0.3

Warunki pomiarów:
 - pasy kolorowe PAL,
 - siła głosu: 30,
 - AC: 220V,
 - częstotliwość kanału: 224.25MHz,
 - poziom sygnału w.cz.: 60dBu

Pin	Standard Mode	Standby Mode
1	0.1	0.0
2	2.6	0.0
3	3.2	0.2
4	3.2	0.2
5	4.3	0.3
6	0.7	0.3
7	0.0	0.0
8	0.2	0.0
9	1.1	0.0
10	6.8	0.0
11	8.7	0.3
12	0.0	0.0
13	0.2	0.0
14	2.6	0.0

IC401 TDA2007A		
Pin	Standard Mode	Standby Mode
1	1.3	1.3
2	0.7	0.7
3	9.5	4.2
4	0.7	0.7
5	1.3	1.3
6	0.01	0.0
7	8.2	3.1
8	16.8	15.9
9	7.9	2.9

IC402 LA7953		
Pin	Standard Mode	Standby Mode
1	1.51	1.56
2	6.1	6.1
3	5.9	0.7
4	0.1	0.0
5	5.8	0.7
6	0.1	0.01
7	5.3	5.2
8	0.01	0.0
9	1.6	1.6
10	0.01	0.0
11	5.9	0.7
12	0.1	0.01
13	5.9	0.7
14	8.2	8.2
15	5.3	5.3
16	8.3	8.3
17	3.2	3.2
18	5.2	5.2
19	3.2	3.2
20	4.2	4.2
21	4.2	4.2
22	4.2	4.2
23	5.9	5.8
24	12.03	12.02
25	5.8	5.8
26	4.3	4.3
27	4.3	4.3
28	4.3	4.3
29	3.2	0.0
30	5.4	0.6

IC403 NJM78L12A		
Pin	Standard Mode	Standby Mode
1	12.0	12.0
2	0.0	0.0
3	16.7	15.8

Pin	Standard Mode	Standby Mode
1	7.1	0.0
2	0.05	0.05
3	0.06	0.05
4	4.0	-0.2
5	0.0	0.0
6	4.0	0.4
7	11.8	0.0
8	3.9	0.0
9	4.3	0.1

IC452 M52470AP		
Pin	Standard Mode	Standby Mode
1	3.3	0.0
2	11.8	0.0
3	4.4	0.0
4	0.05	0.0
5	4.4	0.0
6	0.06	0.0
7	4.4	-0.1
8	0.2	-0.2
9	4.4	0.0
10	0.0	0.0
11	3.3	0.0
12	4.0	0.1
13,14	5.8	0.7
15	4.0	0.1
16	0.1	0.1
17	5.3	0.0
18	0.0	0.0
19	4.0	0.1
20,21	5.9	0.7
22	4.0	0.1

IC651 TDA1771		
Pin	Standard Mode	Standby Mode
1	15.7	0.0
2	23.6	2.2
3	3.8	0.0
4	6.6	0.0
5	0.0	0.0
6	5.1	0.07
7	5.9	0.0
8	4.5	0.0
9	23.3	0.0
10	1.6	0.3

IC701 STV5348/H		
Pin	Standard Mode	Standby Mode
1	0.4	-0.1
2+4	5.1	0.0
5	0.9	0.3
6	0.7	0.4
7+10	0.0	0.0
11	5.1	0.0
12	4.8	0.0
13	0.7	5.0
14	2.5	4.9
15	0.0	0.1
16	3.3	5.0
17	4.1	0.0
18	0.02	0.3
19	5.0	5.0
20	0.0	5.0
21,22	5.1	0.0
23	2.6	0.0
24	2.3	0.0
25+27	0.0	0.0
28	1.6	0.2

Pin	Standard Mode
1	297
2	0.1
3	0.0
4	0.5
5	1.1
6	0.0
7	0.3
8	1.0
9	8.0

IC804 KIA7	
Pin	Standard Mode
1	15.3
2	0.0
3	11.8

IC805 KIA7	
Pin	Standard Mode
1	11.8
2	0.0
3	9.0

IC806 NJM7	
Pin	Standard Mode
1	9.0
2	0.0
3	5.0

IC807 KIA7	
Pin	Standard Mode
1	11.7
2	0.0
3	9.1

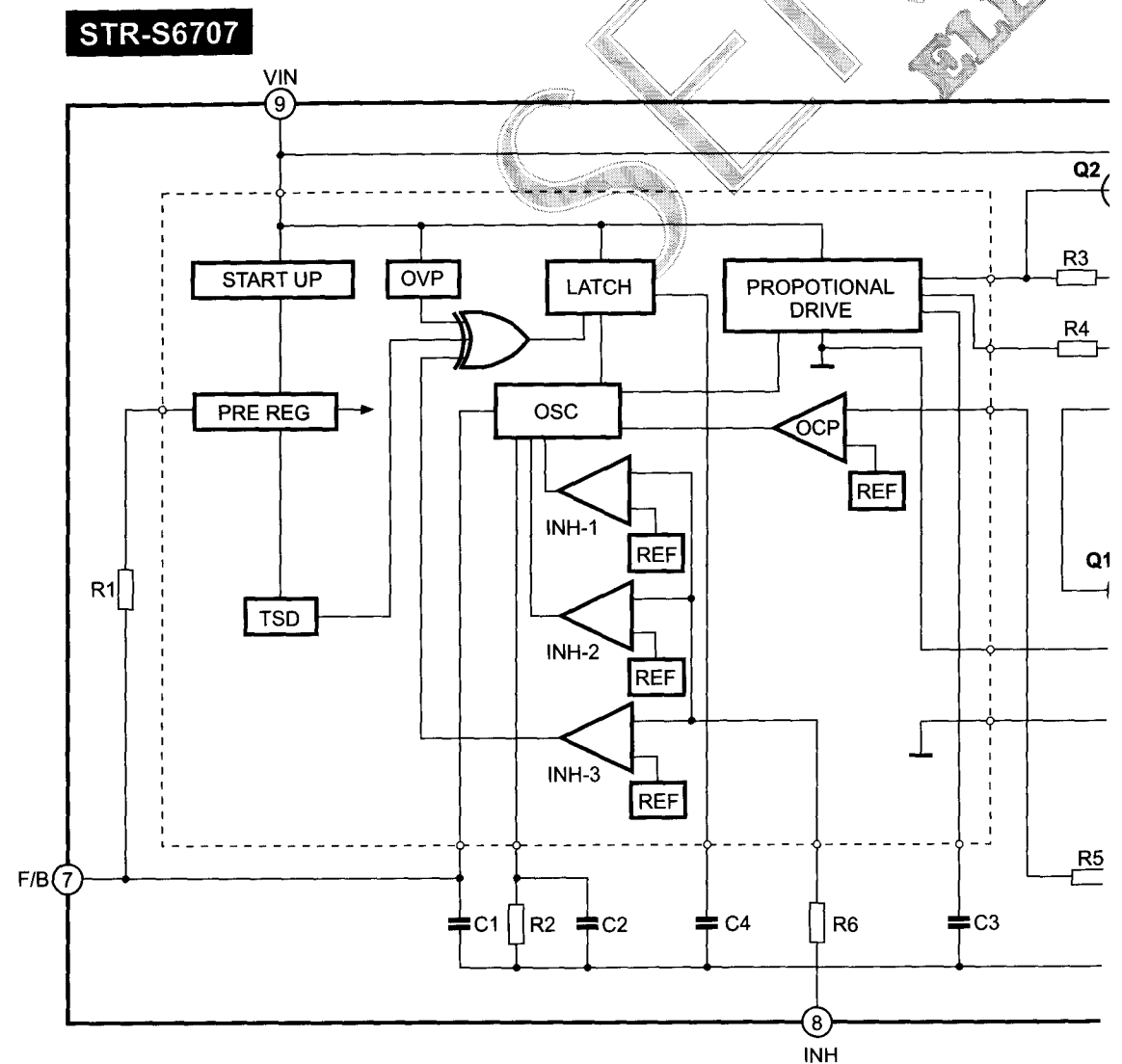
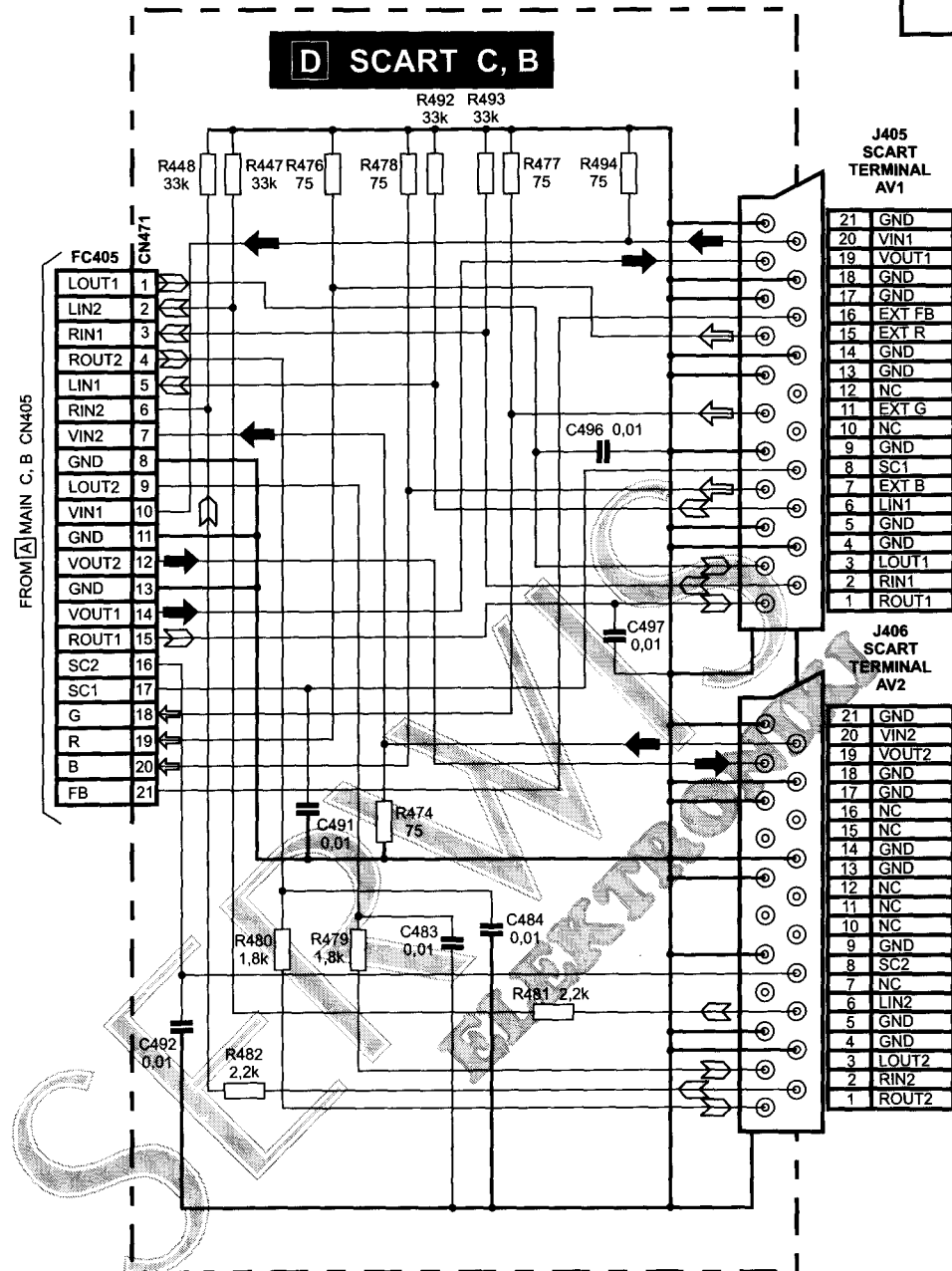
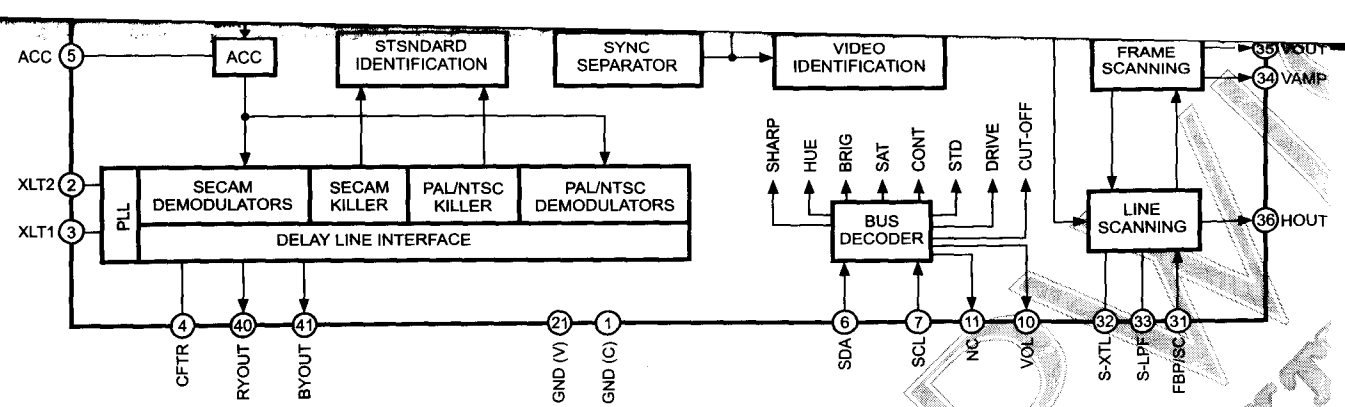
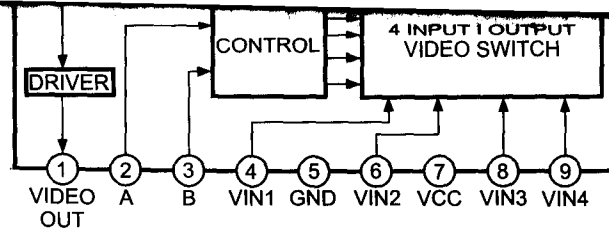
IC808 NJM7	
Pin	Standard Mode
1	9.0
2	0.0
3	5.1

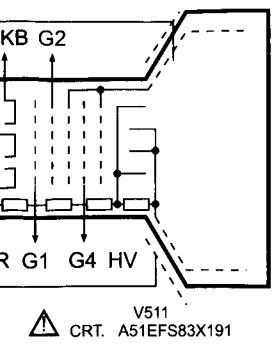
PS802 TL	
Pin	Standard Mode
1	209.3
2	209.3
3	1.1
4	8.0

Q4 KTC31	
Pin	Standard Mode
B	0.0
C	5.0
E	0.06

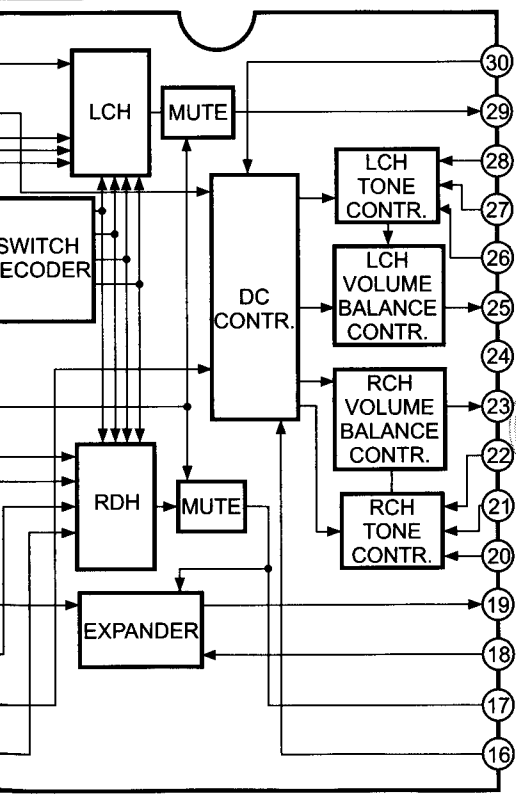
Q5 KTC31	
Pin	Standard Mode
B	0.0
C	5.0
E	0.06

rd	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	297	G	3.8	0.0	B	0.01	0.0	G	0.0	5.0	B	140.7	114.4
	0.1	D	4.5	0.03	C	13.6	12.7	D	0.8	0.0	C	2.6	0.0
	0.0	S	0.0	0.0	E	0.0	0.0	S	0.0	0.0	E	134.0	114.4
	0.5	Q103 KTA1266GR			Q407 KTC3198GR			Q459 2SK2541			Q508 KTA1266GR		
	1.1	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	B	9.0	0.02	B	3.2	0.02	G	0.0	5.0	B	2.6	0.0
	0.3	C	0.0	0.0	C	11.2	0.06	D	6.0	0.0	C	0.08	0.0
	1.0	E	9.0	0.02	E	2.7	0.3	S	0.0	0.0	E	2.9	0.0
	8.0	Q104 KTA1266GR			Q408 KTA1266GR			Q460 2SK2541			Q509 2SC3271F		
IA7812PI	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	B	8.2	0.0	B	11.2	0.06	G	0.01	5.0	B	3.5	-0.1
	0.0	C	8.9	0.0	C	5.3	0.5	D	3.4	0.0	C	145.4	114.8
	0.0	E	9.0	0.02	E	11.8	0.0	S	0.0	0.0	E	3.6	0.0
IA7809PI	Standby Mode	Q105 KTA1266GR			Q409 KTA1266GR			Q461 2SK2541			Q510 2SA1091(O)		
	0.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	B	8.7	0.02	B	2.3	0.2	G	0.01	5.0	B	145.4	114.7
	0.0	C	0.0	0.0	C	0.0	0.0	D	3.4	0.0	C	2.6	0.0
	0.0	E	9.0	0.02	E	2.9	0.02	S	0.0	0.0	E	139.7	114.3
JM78L05A	Standby Mode	Q207 KTC3198GR			Q451 KTA1266GR			Q471 KTA1266GR			Q601 2SC3467(D/E)		
	9.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	B	2.1	0.0	B	7.0	0.03	B	5.3	0.0	B	0.04	0.0
	5.0	C	9.0	0.02	C	0.0	0.0	C	0.01	0.0	C	72.0	115.5
IA7809PI	Standby Mode	E	2.4	0.0	E	7.7	0.0	E	6.0	0.0	E	0.0	0.0
	12.20	Q208 KTA1266GR			Q453 KTA1266GR			Q472 KTC3198GR			Q602 2SD2499		
	0.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	9.1	B	3.4	0.0	B	3.0	0.02	B	3.4	0.0	B	-0.11	0.0
JM78L05A	Standby Mode	C	0.0	0.0	C	0.0	0.0	C	11.8	0.0	C	25.2	115.5
	12.20	E	4.0	0.1	E	3.7	0.0	E	2.7	0.0	E	0.0	0.0
	0.0	Q304 KTA1266GR			Q454 KTC3198GR			Q473 KTC3198GR			Q651 KTA1266GR		
	0.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	B	2.4	0.0	B	4.0	0.1	B	3.3	0.0	B	3.9	0.2
TLP721F	Standby Mode	C	0.0	0.0	C	11.8	0.0	C	11.8	0.0	C	15.3	0.0
	175.2	E	3.0	0.02	E	3.4	0.0	E	2.7	0.0	E	3.4	0.0
	174.9	Q401 2SK2541			Q455 KTC3198GR			Q501 2SC3271F			Q803 SE115N		
	2.1	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	7.8	G	5.0	0.2	B	4.0	0.1	B	3.3	-0.1	1	114.6	115.3
TC3198GR	Standby Mode	D	0.1	0.04	C	11.8	0.0	C	152.0	114.5	2	68.6	35.9
	0.0	S	0.1	0.04	E	3.4	0.0	E	3.4	0.0	3	0.0	0.0
	5.0	Q402 2SK2541			Q456 2SK2541			Q503 2SA1091(O)			Q804 DTC144ES		
	0.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	0.0	G	0.01	5.0	G	0.0	5.0	B	152.0	114.5	B	3.6	0.04
TC3198GR	Standby Mode	D	9.5	0.0	D	3.7	0.0	C	2.6	0.0	C	1.1	9.1
	0.06	S	0.0	0.0	S	0.0	0.0	E	146.3	114.1	E	0.0	0.0
	0.0	Q405 2SB1370E			Q457 2SK2541			Q504 2SC3271F			Q805 2SA952K		
	0.0	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode	Pin	Standard Mode	Standby Mode
	5.0	B	16.2	15.2	G	0.0	5.0	B	3.6	-0.1	B	8.2	9.1
	0.06	C	16.8	15.8	D	0.7	0.0	C	140.7	114.1	C	8.9	0.0
		E	16.9	15.9	S	0.0	0.0	E	3.7	0.0	E	9.0	9.1

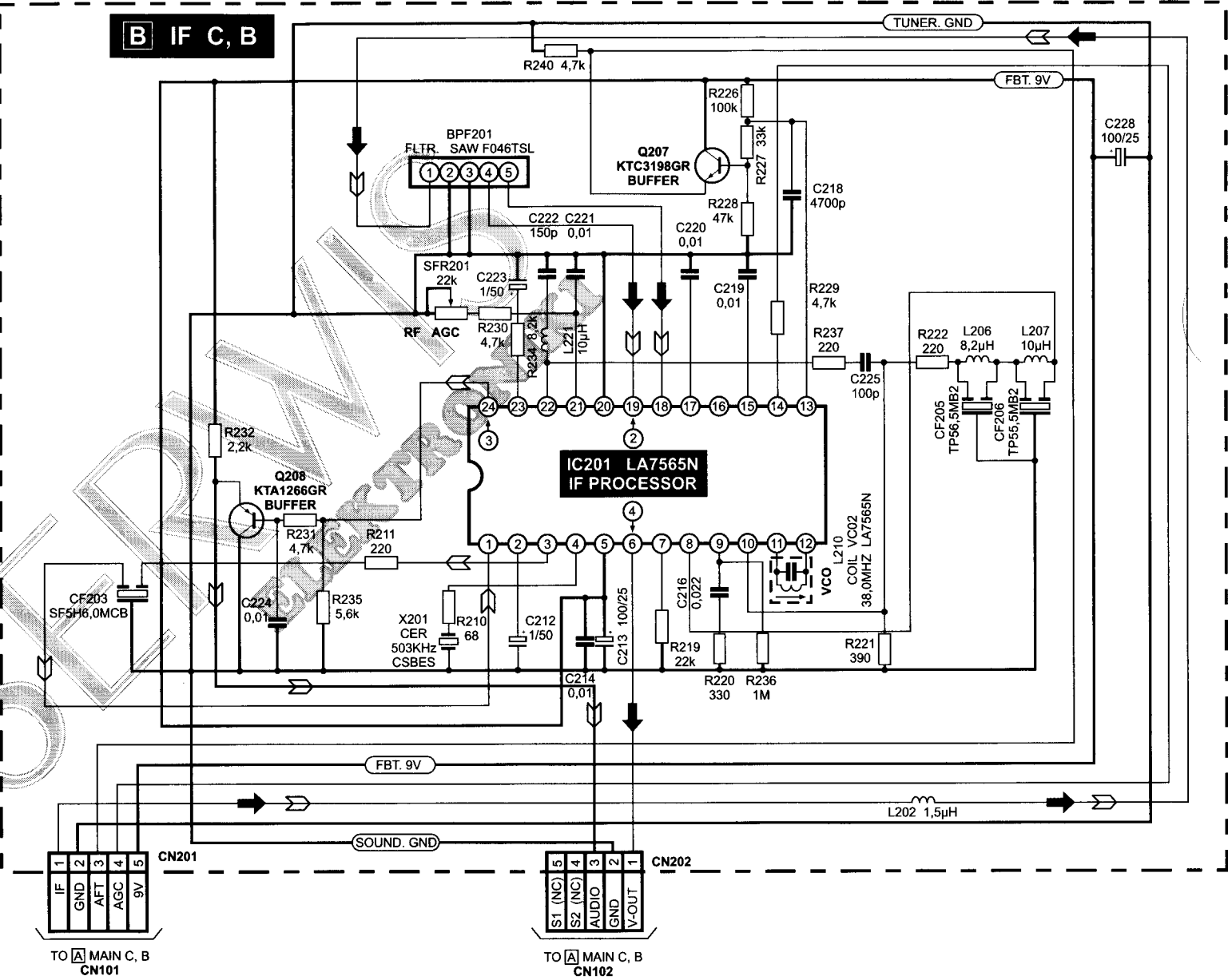




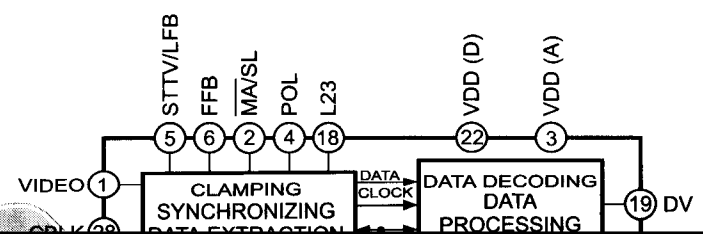
LA7953



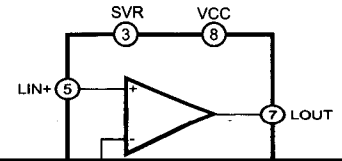
B IF C, B



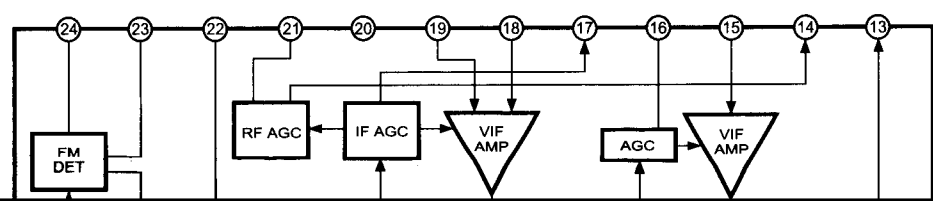
STV5348/H

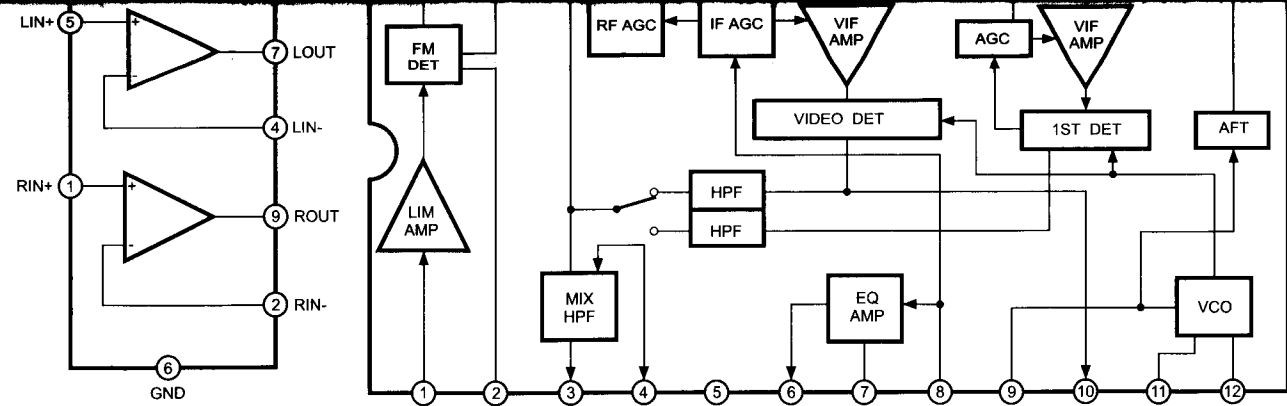
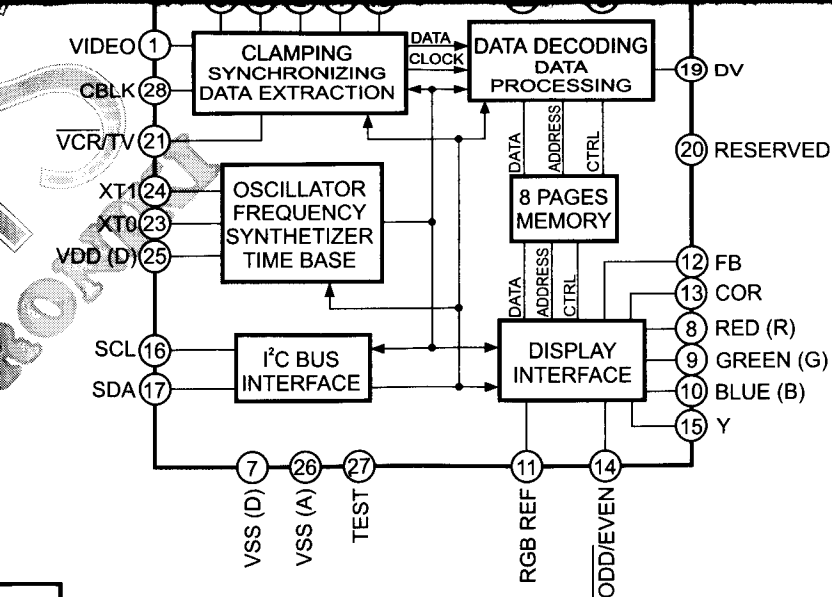


TDA2007A

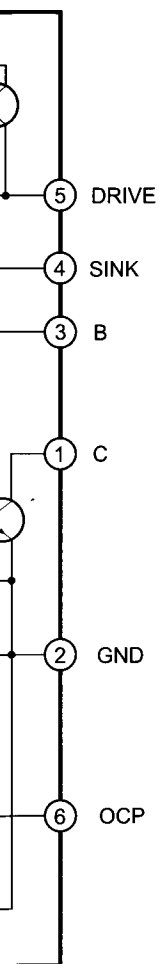


LA7565N

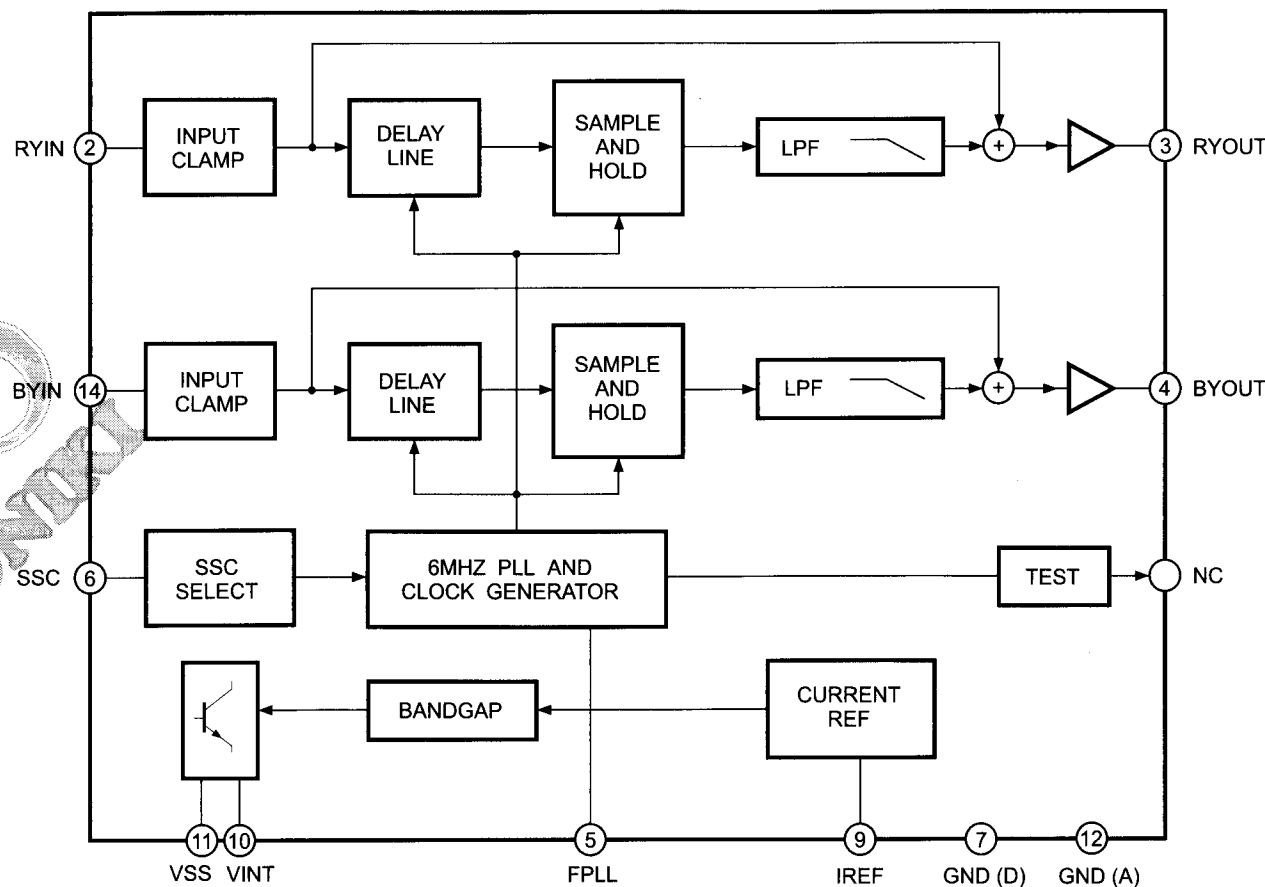
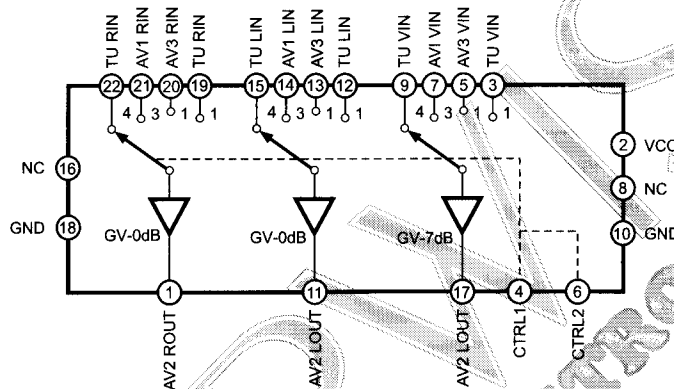




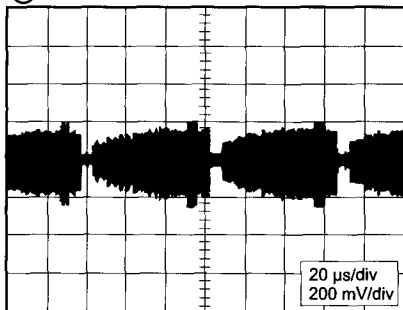
STV2180A



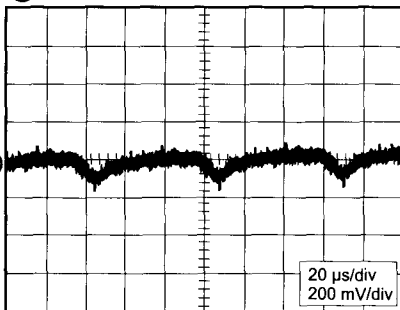
M52470AP



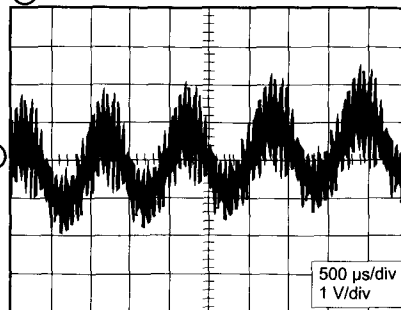
① TU101 PIN 11: IF



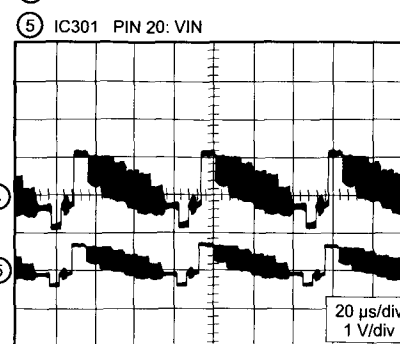
② IC201 PIN 19



③ IC201 PIN 24



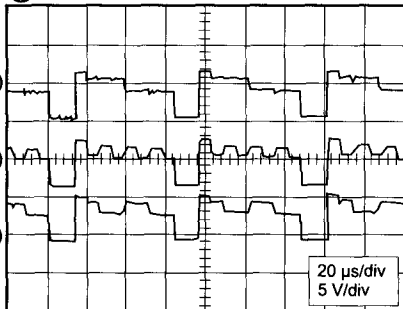
④ IC201 PIN 6 / IC451 PIN 1/J402: VOUT



⑥ IC301 PIN 28: GREEN

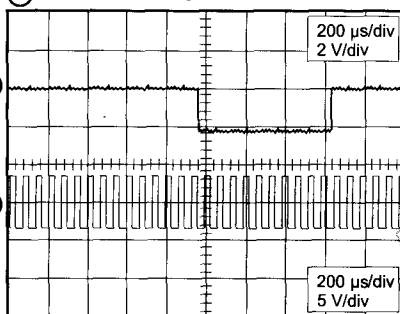
⑦ IC301 PIN 27: BLUE

⑧ IC301 PIN 29: RED



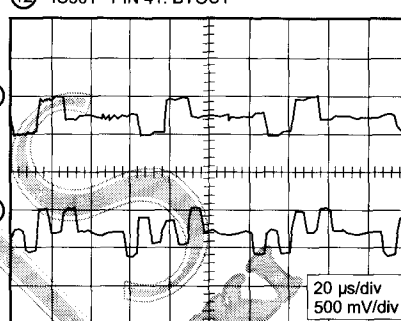
⑨ IC301 PIN 35: VOUT

⑩ IC301 PIN 36: HOUT

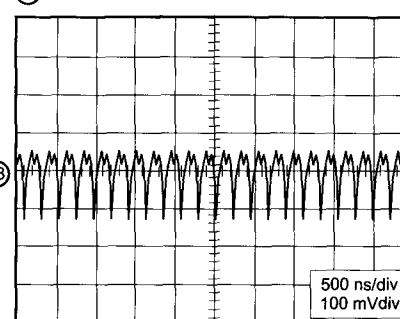


⑪ IC301 PIN 40: RYOUT

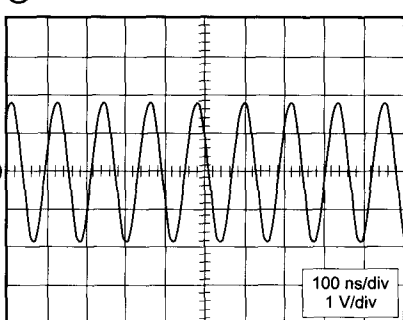
⑫ IC301 PIN 41: BYOUT



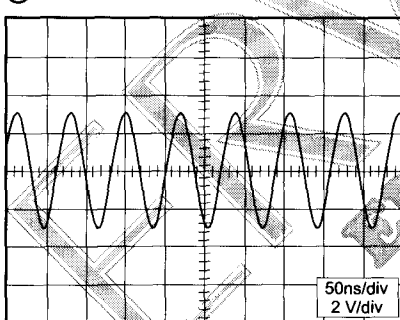
⑬ IC301 PIN 3: XTLL



⑭ IC1 PIN 31: OSCIN

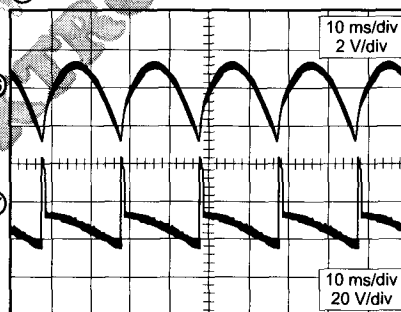


⑮ IC701 PIN 24: XT1

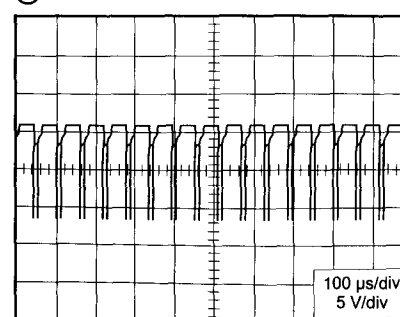


⑯ CN601 PIN 4: V-

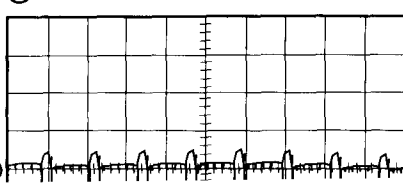
⑰ CN601 PIN 5: V+



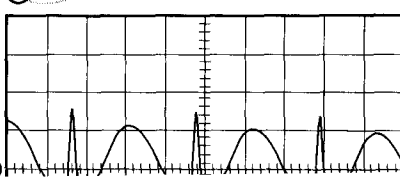
⑱ Q602 BASE



⑲ CN601 PIN 1: H-

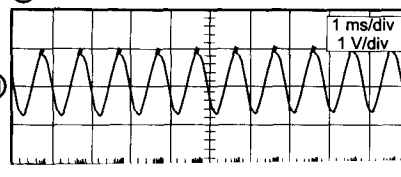


⑳ CN601 PIN 2: H+

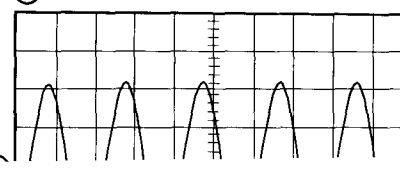


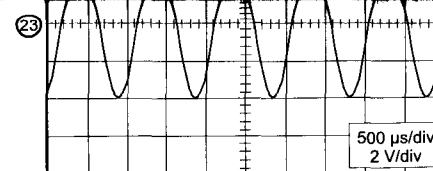
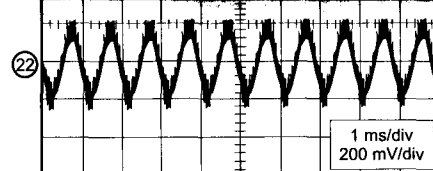
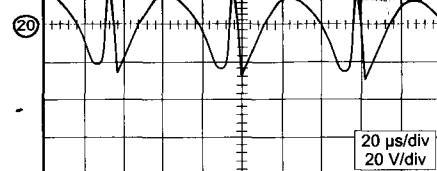
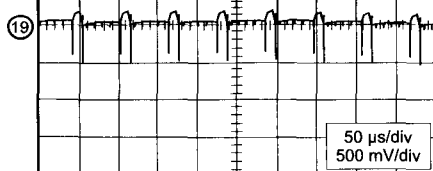
㉑ IC402 PIN 15: TU RIN

㉒ IC402 PIN 25: LOUT



㉓ IC401 PIN 7





STV2118

Pin No.	Pin Name	I/O	Description
1	GND (C)	-	Ground of chroma / scanning circuit
2	XTL2	-	3.58MHz crystal oscillator is connected as color sub-carrier.
3	XTL1	-	4.43MHz crystal oscillator is connected as color sub-carrier.
4	CFTR	-	Connect chroma loop filter terminal.
5	ACC	-	Connect ACC detection capacitor terminal.
6	SDA	I/O	Data signal serial interface.
7	SCL	I	Clock signal serial interface.
8	FTUN1	-	Connect filter tuning terminal.
9	FTUN2	-	Connect Cloche filter tuning terminal.
10	VOL	O	Volume control DC voltage output terminal.
11	NC	-	Not used.
12	OSDB	I	Blue OSD information input terminal.
13	OSDG	I	Green OSD information input terminal.
14	OSDR	I	Red OSD information input terminal.
15	OSDFB	I	RGB OSD information insertion terminal.
16	EXTB	I	External blue signal input terminal.
17	EXTG	I	External green signal input terminal.
18	EXTR	I	External red signal input terminal.
19	EXTFB	I	External RGB signal input terminal.
20	VIN	I	CVBS or luminance input terminal.
21	GND (V)	-	Ground of bus and video.
22	VSS (V)	-	9V video supply.
23	CIN	I	Chrominance input SVHS selection. (Not used)
24	GOFF	-	Connect green cut-off capacitor terminal.
25	BOFF	-	Connect blue cut-off capacitor terminal.
26	ROFF	-	Connect red cut-off capacitor terminal.
27	BLUE	O	Blue signal output.
28	GREEN	O	Green signal output.
29	RED	O	Red signal output.
30	IK	I	Cathode current measurement input.
31	BCL	I	Beat current limiter input.
32	S-XTL	I	503kHz ceramic oscillator input terminal.
33	S-LPF	-	Connect scan loop filter terminal.
34	VAMP	O	Vertical 16:9, 4:3 amplitude control voltage output.
35	VOUT	O	Vertical output terminal.
36	HOUT	O	Horizontal Output terminal.
37	FBP/SC	I/O	Line fly-back input and sand castle output terminal.
38	BYIN	I	B-Y color difference signal input terminal from external delay line.
39	RYIN	I	R-Y color difference signal input terminal from external delay line.
40	RYOUT	O	R-Y color difference signal input terminal to external delay line.
41	BYOUT	O	B-Y color difference signal input terminal to external delay line.
42	VSS (C)	-	Chroma / scanning / bus SW9V supply.

ST6387

Pin No.	Pin Name	I/O	Description
1	LIN. V	O	Vertical linearity control output. (Not used)
2	TUNER AGC	O	Not used.
3	SWPIP	O	Not used.
4	SURR	O	Surround switch output.
5	LINE2	O	AV1/AV2/AV3/TV control output. (See Table-2)
6	SSYS1	O	Audio control output.
7	RGBO	O	Rgb control output (active high). (Not used)
8	PB2	I	Input port (active high). (Not used)
9	AFC	I	Implement the auto frequency control function.
10~12	PB4~PB6	O	Define one column matrix of the local key-board output.
13~14	PA0~PA1	I	Define one row matrix of the local key-board input.
15	PA2	I	AV or RGB to TV system mode switch input.
16	PA3	I	Define different option modes.
17~18	BSW1~BSW2	O	Provide to select µP to 3 tuning bands (VHF-H, VHF-L, UHF) output. (See Table-1)
19	AMUTE	O	Audio control output.
20	SSYS2	O	Audio control output.
21	GND	-	Connected to ground.
22	R	O	Red OSD information output.
23	G	O	Green OSD information output.
24	B	O	Blue OSD information output.
25	FB	O	RGB OSD information output.
26	HSYNC	I	Horizontal synchronize input.
27	VSYS	I	Vertical synchronize input.
28	OSDOSIN	I	OSD oscillator input.
29	OSDOSOUT	O	OSD oscillator output
30	TEST	I	Test pin. Must be held at VSS for normal operation.
31	OSCIN	I	8MHz clock input.
32	OSCOU	O	8MHz clock output.
33	RESET	I	Active low reset is used to start the microcontroller to begin its program.
34	VS	O	PWM for tuning voltage output.
35	IRIN	I	External interrupt NMI from remote control input.
36	LINE1	O	AV1/AV2/AV3/AV4TV control output. (See Table-2)
37	ON/OFF	O	Controls the ON/OFF output. „H”: Standby mode.
38	SCART1 IN	I	AV or RGB to TV system mode switch input.
39	SCART2 IN	I	Define different option modes.
40	SDA	I/O	Data signal serial interface.
41	SCL	O	Clock signal serial interface
42	VCC	-	5V supply

Table 1 Selecting T

	Pin 17 (BSW1)
VHF-L	L
VHF-H	H
UHF	H

Pin No.	Pin Name
1	VIDEO
2	MA/SL
3	VDD (A)
4	POL
5	STTV/LFB
6	FFB
7	VSS (D)
8	R
9	G
10	B
11	RGB REF
12	FB
13	COR
14	ODD/EVEN
15	Y
16	SCL
17	SDA
18	L23
19	DV
20	RESERVED
21	VCR/TV
22	VDD (D)
23	XTO
24	XTI
25	VSS (D)
26	VSS (A)
27	TEST
28	CBLK

NK C, B

JW510

SO501

TP500
GND

NK Circuit Board (Solder Side)

L210
VCO

B IF C, B

TP202
AFT

SFR201
RF AGC

IF Circuit Board (Component Side)

MAIN C, B

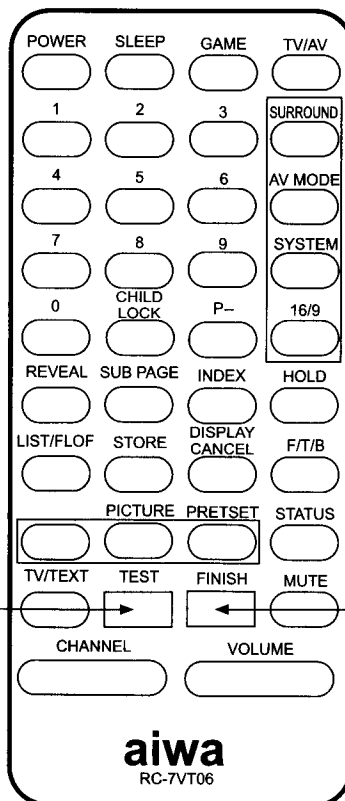
Regulacje wykonywane w trybie serwisowym

1. Tryb serwisowy

Do przeprowadzania regulacji w trybie serwisowym służy nadajnik zdalnego sterowania RC-7VT06. Przystosowanie pilota do obsługi trybu serwisowego wymaga wykonania wcześniej następujących czynności:

1. Należy usunąć folię maskującą naklejoną na obudowę pilota (z płaszczyzny, na której znajdują się przyciski).
2. Następnie należy wyciąć w obudowie przykrywającej, dwa otwory na „ukryte” przyciski: [TEST] i [FINISH].
3. W przygotowanych miejscach należy umieścić przyciski.
4. Na obudowę nakleić z powrotem folię maskującą.

Widok pilota z opisem funkcji użytkowych przycisków przedstawiono na rysunku 1.



Przycisk
ukryty
pod folią

Przycisk
ukryty
pod folią

Rys.1.

Funkcje przycisków w trybie serwisowym przedstawiono w tabeli 1.

2.2. Regulacja balansu bieli

2.2.1. Balans statyczny

- włączyć odbiornik w tryb pracy AV1, ustawienia jasności i kontrastu – normalne,
- doprowadzić sygnał PAL – 30% bieli,
- przy pomocy analizatora koloru ustawić następujące wartości:
 - $x = 0.283$ (regulacja R DC - / R DC + z pilota),
 - $y = 0.298$ (regulacja G DC - / G DC + z pilota),

2.2.2. Balans dynamiczny

- włączyć odbiornik w tryb pracy TV, ustawienia jasności i kontrastu – normalne,
- doprowadzić sygnał PAL – 100% bieli,
- przy pomocy regulacji B GAIN + / B GAIN – uzyskać wskazanie na ekranie B GAIN = 40,
- przy pomocy analizatora koloru ustawić następujące wartości:
 - $x = 0.283$ (regulacja R GAIN + / R GAIN – z pilota),
 - $y = 0.298$ (regulacja G GAIN + / G GAIN – z pilota).

W razie potrzeby regulacje balansu statycznego i dynamicznego powtarzać, aż do uzyskania zadowalającego efektu.

2.3. Regulacja geometrii

Włączyć odbiornik w tryb pracy TV; ustawienia jasności i kontrastu – normalne. Przeprowadzić następujące regulacje:

1. pozycjonowanie w poziomie – regulacja HOR POS + / HOR POS -,
2. pozycjonowanie w pionie – regulacja VERT POS + / VERT POS -,
3. wysokość obrazu – regulacja VERT AM + / VERT AM -.

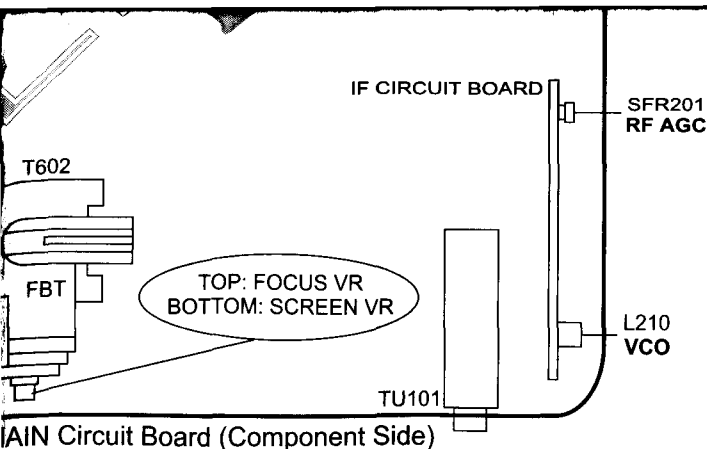
2.4. Ustawienie napięcia ARW

Do wejścia antenowego doprowadzić sygnał o poziomie 60dBμV, zmodulowany z głębokością 87.5% sygnałem pasów kolorowych w systemie B/G, o częstotliwości 224.25MHz. Regulując potencjometrem SFR201 uzyskać na wyprowadzeniu 1 tunera TU101 (TP201) napięcie 6.5V ± 0.2V DC.

2.5. Regulacja częstotliwości odniesienia

2.5.1. Regulacja zgrubna (VCO)

- podłączyć układ pomiarowy pokazany na rysunku 3



MAIN Circuit Board (Component Side)

Inner Receiving Band	
Pin 18 (BSW2)	Mark
H	„H” = 9V
L	„L” = 0V
H	

Table 2 Selecting AV mode

	Pin 36 (LINE1)	Pin 5 (LINE2)	Mark
TV	L	L	„H” = 5V
AV1	H	L	„L” = 0V
AV2	H	H	
AV3	L	H	

STV5348/H	
I/O	Description
I	Composite video signal input through coupling capacitor.
I	Master/slave selection mode. „H” = VDD slave mode, „L” = 0V master mode.
-	5V power supply.
I	STTV / LFB / FFB polarity selection. „H” = VDD positive, „L” = 0V negative.
O/I	Composite sync signal output / Line fly-back input.
I	Field fly-back input.
-	Digital ground.
O	Red signal output terminal.
O	Green signal output terminal.
O	Blue signal output terminal.
-	DC supply voltage to define RGB high level.
O	Fast blanking output TTL level.
O	Open drain contrast reduction output. (Not used).
O	25Hz output field synchronized for non-interlaced display. (Not used).
O	Open drain foreground information output. (Not used).
I	Clock signal serial interface input/output terminal.
O	Data signal serial interface input/output terminal.
O	Line 23 identification terminal.
O	VPS data valid output terminal.
-	To be connected to VSS (D) through a resistor for test use.
I	PLL time constant selection. „H” = VDD - TV mode, „L” = 0V - VCR mode.
-	5V power supply connection terminal.
O	Crystal oscillator 13.875MHz output terminal.
I	Crystal oscillator 13.875MHz input terminal.
-	Crystal oscillator ground.
-	Analog ground.
-	Grounded to VSS (A).
O	To connect black level storage capacitor.

Funkcje przycisków w trybie serwisowym przedstawiono w tabeli 1.

Tabela 1			
Przycisk	Regulacja	Przycisk	Regulacja
1	VERT AM +	HOLD	R-GAIN +
4	VERT AM -	F/T/B	R-GAIN -
2	VERT POS +	DISPLAY/CANCEL	R-DC +
5	VERT POS -	INDEX	R-DC -
7	HOR POS +	SUB PAGE	G-GAIN +
0	HOR POS -	STORE	G-GAIN -
8	B-GAIN +	REVEAL	G-DC +
9	B-GAIN -	LIST/FLOF	G-DC -

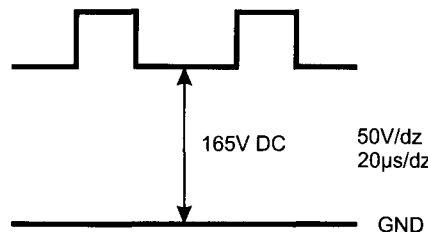
W celu uruchomienia trybu serwisowego należy nacisnąć dwukrotnie przycisk [TEST]. Zapamiętanie ustawionych wartości regulacji następuje po naciśnięciu przycisku [P -]. Wyjście z trybu serwisowego następuje po jednokrotnym naciśnięciu przycisku [TEST].

Naciśnięcie przycisku [SYSTEM] powoduje skasowanie wszystkich ustawionych regulacji i przywrócenie domyślnych wartości inicjalizacyjnych. Naciśnięcie przycisku [FINISH] powoduje skasowanie wszystkich danych związanych z ustawieniami tunera.

2.Regulacje serwisowe

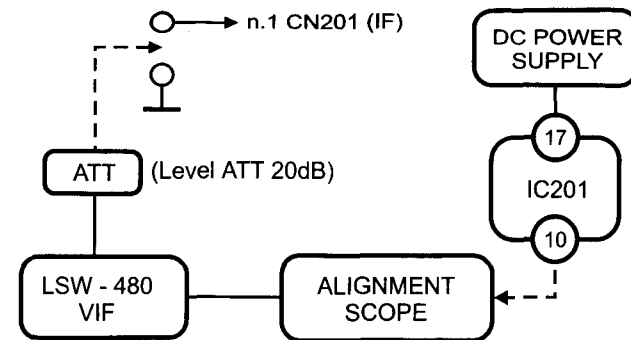
2.1. Regulacja napięcia SCREEN

- włączyć odbiornik w tryb pracy TV bez sygnału wejściowego,
- nacisnąć przycisk [CHILD LOCK],
- podłączyć sondę oscyloskopu do kolektora tranzystora Q501 (JW510) na płycie kineskopu,
- przy pomocy regulatora SCREEN (dolne pokrętko transformatora FBT) ustawić napięcie 165V zgodnie z rys.2.



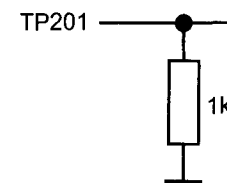
Rys.2.

- podłączyć układ pomiarowy pokazany na rysunku 3

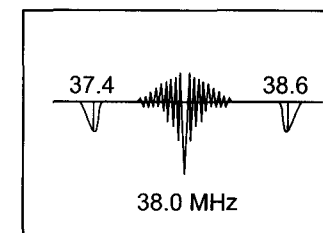


Rys.3.

- podłączyć pomiędzy punkt TP201 a masę układu IC201 rezystor 1k (zgodnie z rysunkiem 4)



Rys.4.



Rys.5.

- z zasilacza napięcia stałego podać na n.17 układu napięcie $3.0V \pm 0.2V$,
- regulować cewką L201 do momentu uzyskania przebiegu pokazanego na rysunku 5
- po zakończeniu regulacji usunąć rezystor podłączony pomiędzy TP201 a masę.

2.5.2. Regulacja precyzyjna (AFT)

- podłączyć pomiędzy punkt TP201 a masę układu IC201 rezystor 1k (rys.4),
- do wyprowadzenia 1 (IF) złącza CN201 doprowadzić sygnał (AM/FM SSG) o częstotliwości nośnej 38.0MHz i poziomie 100dBµV, niemodulowany,
- regulować cewkę L201 do momentu uzyskania na nóżce 13 układu IC201 (TP202) napięcia $5.0V \pm 0.2V$,
- po zakończeniu regulacji usunąć rezystor podłączony pomiędzy TP201 a masę.

DS25